

VC ARMステレオスマートカメラ VCSBC nano Z RHシリーズ

LINUX
inside

FPGA
inside



Linux OS + FPGA搭載のVC Zシリーズ
複数のCMOSイメージセンサーを同時に制御
リアルタイム3D解析。低消費電力

- WVGA ~ 5M画素のCMOSイメージセンサー
- カラー対応 (Bayer Filter)

• グローバルシャッター



- リモートヘッドケーブル
~200 mm

- CPU: Dual-Core
ARMプロセッサ
2x 866MHz +FPGA搭載

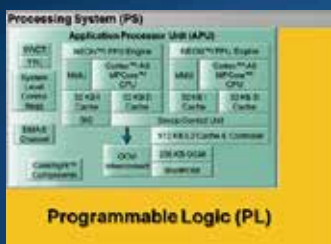
- 512MB DDR-SDRAM
- 16GB Flash Memory
- リアルタイムクロック

• 1GB Ethernet

• 40 x 50 mm 小型基板

• 12x Programmerble I/Os

消費電力: 2.4W



+ *Linux*®



スマートボードカメラ VCSBC nano Zシリーズ

光学系、照明、ソフトウェア組込み自在!



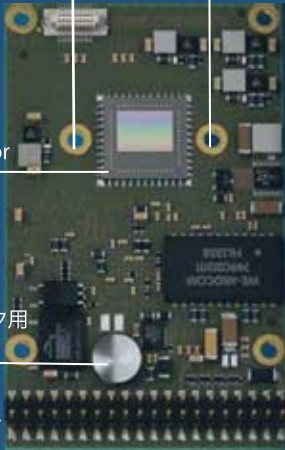
カメラモジュールとCPUボードを一体化、画像データの認識、認証をカメラ内でリアルタイムで行います。従来方式に比べて大幅にコスト低減でき、スペースに限りのある装置内や生産ラインでの使用に適しています。

Mounting Hole for Lens Holder

CMOS Image Sensor

リアルタイムクロック用
バッテリー

電源、I/Os



ARM+FPGA SoC



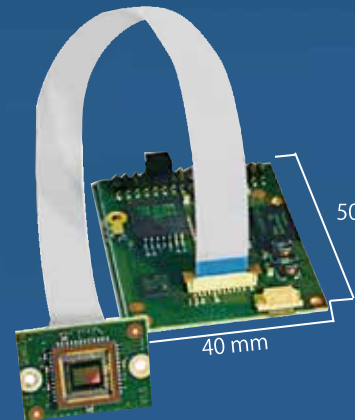
40mm

VCSBC nano RHシリーズ

65 mm

50 mm

40 mm

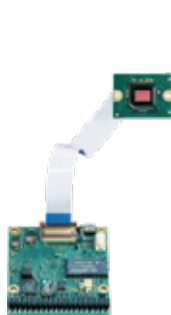


小型・軽量・ハイパフォーマンス

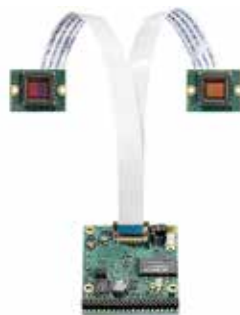
2D/3D計測、コード読取り、パターンマッチング、位置決め、アライメント、印字・刻印検査などコンパクトボディに多彩な画像処理機能を搭載し、IoT化に最適なパフォーマンスを提供します。



VCSBC nano Z



VCSBC nano Z-RH-1



VCSBC nano Z-RH-2

ソフトウェアパック VC LibQシリーズ

VC LibQは多くのユーザーで実績のあるVision Components社製VC LibとMV Tech社製Halcon®ライブラリーを組み合わせたユーザーニーズにマッチしたライブラリーシリーズです。すべての機能が必要のない場合、特定の機能のみの提供を行っています。



ライブラリーパッケージ

- ・VC LibQ パターンマッチングパック
- ・VC LibQ コード読取りパック
- ・VC LibQ OCRパック
- ・VC LibQ コード読取り+OCRパック

VCSBC nano Z RHシリーズラインアップ

VCSBC nano Z-RH 0010

撮像素子: Teledyne e2V® 1/4" CMOSセンサー
画素数: 752 x 480 px, WVGA
プロセッサ: 2 x 866 MHz ARM

VCSBC nano Z-RH 0011

撮像素子: Teledyne e2V® 1/1.8" CMOSセンサー
画素数: 1280 x 1024 px
プロセッサ: 2 x 866 MHz ARM

VCSBC nano Z-RH 0015

撮像素子: Teledyne e2V® 1/1.8" CMOSセンサー
画素数: 1600 x 1200 px
プロセッサ: 2 x 866 MHz ARM

VCSBC nano Z-RH 0252

撮像素子: Sony® 1/1.8" CMOSセンサー
画素数: 2048 x 1536 px
プロセッサ: 2 x 866 MHz ARM

VCSBC nano Z-RH 0273

撮像素子: Sony® 1/2.9" CMOSセンサー
画素数: 1440 x 1080 px
プロセッサ: 2 x 866 MHz ARM

VCSBC nano Z-RH 0012

撮像素子: ON Semiconductor® 1/2.5" CMOSセンサー
画素数: 2592 x 1944 px (RHタイプのみ)
プロセッサ: 2 x 866 MHz ARM